電子回路工学 [-9]

電流帰還バイアス回路 (Voltage Divided Bias: p. 83)

図8.3は、温度変化や電流増幅率のばらつきに対して、コレクタ電流の安定度が高い、最 も一般的なバイアス回路である.

電源電圧 V_{CC} を R_A , R_B の2つの抵抗で分割し, ベース電流を供給している. R_A , R_R をブリーダ抵抗 という. 一方, R_F はバイアスを安定化する働きがあ るので安定化抵抗とも呼ばれる.

ベース側のループに着目すると次式が成立する.

いま、 I_A を I_R に対し十分大きく(I_R が無視できる 程度に) とると、

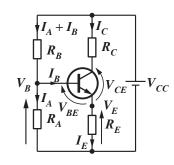


図 8.3 電流帰還バイアス回路

すなわち,

(1)

となる. するとベース電圧 V_R は,

図 8.4 V_R を決めている部分

となる。また、ベース電圧 V_R とエミッタ電圧 V_R との間には、次の関係が成り立つ。

(3)

(2)

この結果、エミッタ電圧とエミッタ電流が求められる。 コレクタ電流とエミッタ電流はほ ぼ等しいので、 $I_C \approx I_E$ としてコレクタ電流を求めることができる.

コレクタ電流安定化のメカニズム

ここで、ベース電圧 V_R はベース電流 I_R によらず、ほぼ一定であるから、何らかの理由 によりコレクタ電流 I_C が増加しようとすると、エミッタ電流 I_F が増加し、 $R_F I_F (= V_F)$ が 増加するため、 V_{RF} が減少しコレクタ電流の増加が抑制される. (図 8.5) したがって、 R_E が大きいほどコレクタ電流の安定度は増す. しかし, その場合, R_E での電力消費も増 すため、通常は、 R_F での電圧降下が1 V程度ないしは電源電圧の10%程度となるように選ぶ。

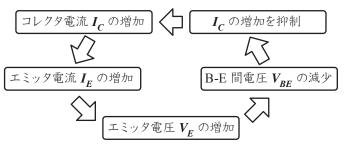


図 8.5 コレクタ電流安定化のメカニズム